

대한민국특허청 (KR)
공개특허공보 (A)

Int. Cl.⁶
G 11 B 5/84

제 1460 호

공개일자 1995. 3. 21
출원일자 1993. 8. 31

공개번호 95- 6717
출원번호 93-17537
심사청구 : 없음

발명자 고 희 권 서울특별시 서대문구 창천동 501-10

출원인 삼성전자 주식회사 대표이사 김 광 호

경기도 수원시 팔달구 매탄동 416번지

대리인 변리사 이 영 필·박 영 우·이 윤 민

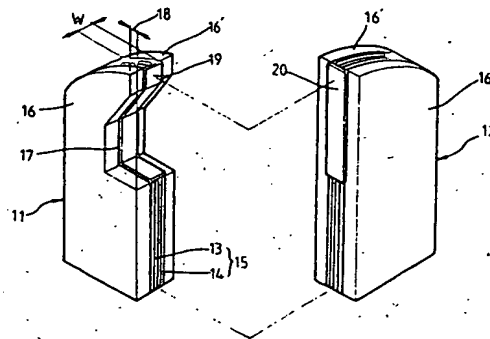
(전 4 면)

자기헤드 및 그 제조방법

요 약

본 발명은 자기헤드 및 그 제조방법에 관한 것으로서, 자기갭부위의 포화로 인해 기록효율이 떨어지는 것을 극소화시킬 수 있는 자기헤드를 제공한다. 본 발명은, 일측 코어반체에 형성된 자기갭 및 코일권선홈의 내면과, 이와 대응되는 타측 코어반체의 접착면에, 이들의 접착시 내부 폐자로를 구성하여 자기갭 부위의 포화를 완화시키는 고포화자속밀도를 가지는 금속막이 각각 형성된 자기헤드 및 이러한 자기헤드를 제조하기에 적합한 제조방법을 제공함에 그 특징이 있다. 따라서 자기갭 부위에서의 포화를 완화시킬 수 있어 기록효율이 향상되게 된다.

제 2 도



특허청구의 범위

1. 자성막과 절연막이 순차적으로 적층된 다층자성층과 이 다층자성층을 보호하는 비자성기판으로 각각 이루어지고, 일측 접착면에 자기갭과 코일권선홈이 형성된 한쌍의 코어반체를 구비하여 된 자기헤드에 있어서, 상기 일측 코어반체에 형성된 자기갭 및 코일권선홈의 내면과, 이와 대응되는 타측 코어반체의 접착면에, 이들의 접착시 내부 폐자로를 구성하여 자기갭 부위의 포화를 완화시키는 고평화자속밀도를 가지는 금속막이 각각 형성된 것을 특징으로 하는 자기헤드.

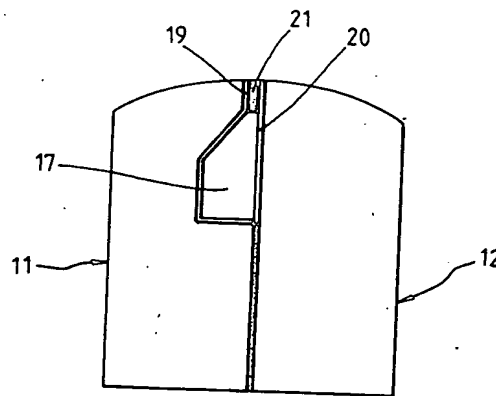
2. 비자성기판과 다층자성층이 복수층 적층된 코어블록을 소정의 패턴으로 절단하여 복수개의 코어반체블록을 형성하는 공정과, 상기 코어반체블록을 한쌍씩 나누고 한쌍씩 나누어진 코어반체블록 중 일측코어반체블록에 코일구멍선홈과 자기갭을 가공하는 공정과, 코일권선홈과 자기갭이 형성된 일측 코어반체블록을 타측 코어반체블록에 접착제로 접착시키는 공정과, 이를 소정패턴으로 절재하여 접착된 한쌍의 코어반체를 복수개 형성하는 공정을 포함하여 된 자기헤드의 제조방법에 있어서, 상기 일측 코어반체블록에 자기갭과 코일권선홈을 형성하는 공정과, 코어반체블록을 접착시키는 공정 사이에, 일측 코어반체블록에 형성된 자기갭 및 코일권선홈 내면과 이에 대응되는 타측 코어반체블록의 접착면에 이들의 접착시 내부 폐자로를 구성하는 고평화자속밀도를 가지는 금속막을 각각 형성하는 공정을 포함시켜 된 것을 특징으로 하는 자기헤드 제조방법.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면의 간단한 설명

제3도는 제2도의 결합 정면도, 제4도 (가) 내지 (바)는 본 발명에 따른 자기헤드의 제조방법을 예시한 공정도.

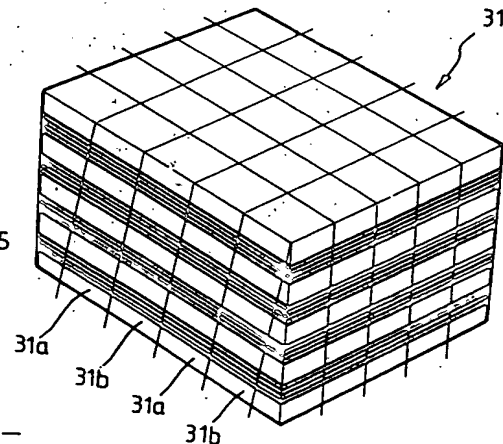
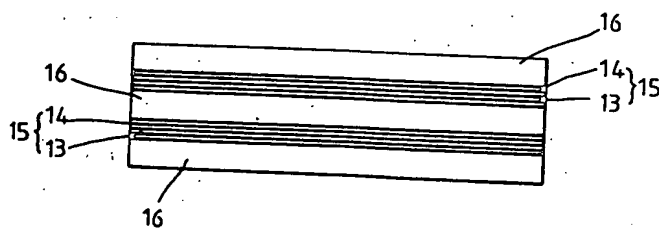
도 3



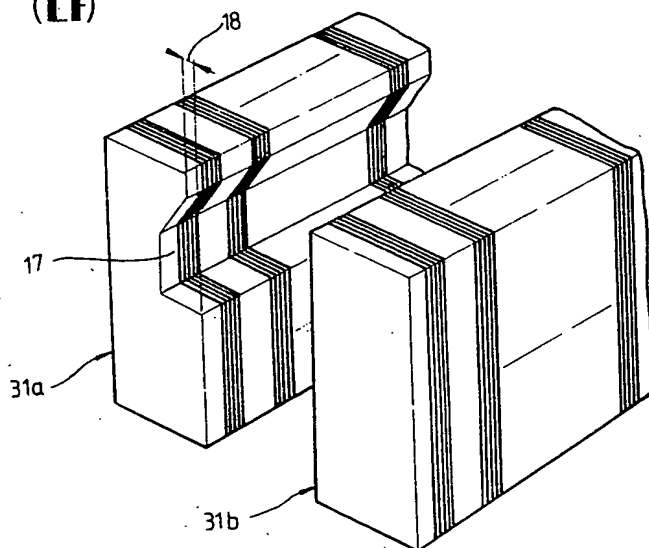
도 4

(가)

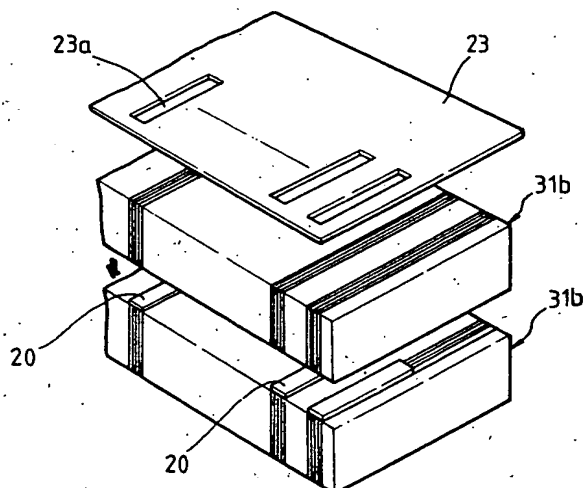
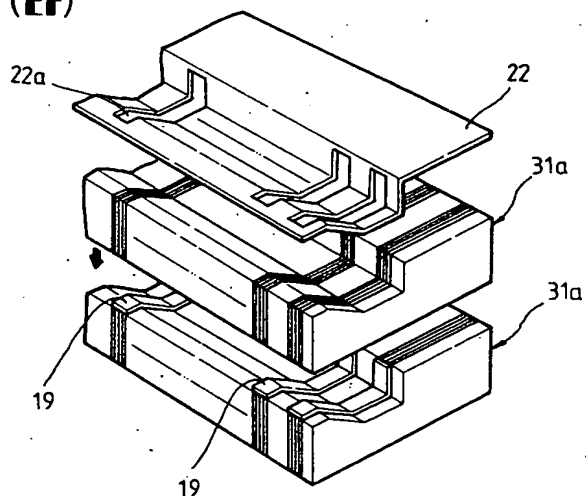
(나)



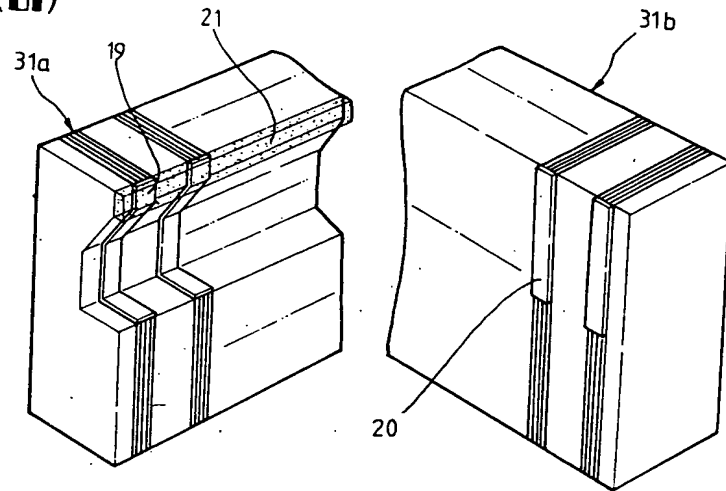
(E)



(F)



(D)



(E)

